

<b>Óbudai Egyetem</b>				
<b>Alba Regia Műszaki Kar</b>				
<b>Tantárgy neve és kódja: Digitális technika AMXDT01FNE</b>		<b>Kreditérték: 3</b>		
Nappali tagozat		2020/21 tanév		1. félév
Szakok, melyeken a tárgyat oktatják: Mérnökinformaticus asszisztens				
Tantárgyfelelős oktató:		Oktatók:	Tolner Nikoletta	
Előtanulmányi feltételek: (kóddal)				
Heti óraszámok:	Előadás: 2	Tantermi gyak.:	Laborgyakorlat:	Konzultáció:
Számonkérés módja (s,v,f):	vizsga			
<b>A tananyag</b>				
<i>Oktatási cél:</i> A tárgy keretében a hallgatók megismerik a digitális rendszerek (logikai hálózatok és rendszerek) elvi működését, leírásuk alapvető módszereit. Példákon keresztül tanulmányozzák a logikai hálózatok működését, betekintést nyernek a logikai hálózatok tervezésébe.				
<i>Tematika:</i> A digitális technika sajátosságai és jellemzői. Számjegyes (digitális) ábrázolás ismertetése. A formális logika alapjai. A logikai kapcsolatok leírása: szöveges leírás, algebrai alak, igazságtáblázat. Logikai azonosságok. Logikai függvények leírási módjai. Diszjunktív és konjunktív normálalakok. Mintermek és maxtermek. Logikai függvények minimalizálása. Kombinációs hálózatok. Kódok, kódrendszerek, alkalmazási példák. Multiplexerek, demultiplexerek. Aritmetikai áramkörök. Sorrendi áramkörök leírási lehetőségei.				
<b>Témakör</b>				<b>Óraszám</b>
Előadások				
Logikai hálózat fogalma és elvi működése, alaptípusai, leírási lehetőségei. Digitális technikában használatos számrendszerek és kódrendszerek. A Boole-algebra alapjai. Univerzális logikai függvények és az ezeket megvalósító építőelemek. A logikai hálózat működésének leírása egyenletekkel. Diszjunktív, konjunktív kanonikus alakok.				szept. 09.
Ideális és valódi építőelemek, a valódi építőelemek jellemzői. Logikai függvények egyszerűsítése grafikus módon (Karnaugh tábla)				szept. 16.
Logikai függvények egyszerűsítése számjegyes minimalizálással				szept. 23.
Kombinációs hálózatok. Hazárdjelenségek. Különböző típusú kimenetek és ezek összekapcsolhatósága.				szept. 30.
Multiplexerek, demultiplexerek.				okt. 07.
Aritmetikai áramkörök				okt. 14.
1. zh.				okt. 21.
Sorrendi áramkörök leírási lehetőségei				okt. 28.
3 bites sorrendi hálózat tervezése				nov. 04.
Regiszterek, léptetőregiszterek és belőlük felépített hálózatok tervezése.				nov. 11.
Szünet				nov. 18.
Szinkron számlálók és belőlük felépített hálózatok tervezése				nov. 25.
2. zh				dec. 02.
Pótlások				dec. 09.

<b>Félévközi követelmények</b>	
A pótlás módja:	az 1. és 2. zh-t is az utolsó héten lehet pótolni, de az 1. zh pótlására egy korábbi időpontban is lesz lehetőség.
Aláírás feltétele:	A 2 zh külön-külön minimálisan elfogadott szintű teljesítése (min. 50 % ), illetve az elearning-be feltöltött számonkérő tesztek mindegyikének minimum 50%-os teljesítése. Lehet megajánlott jegyet szerezni, ez esetben nem kell vizsgázni. Ennek előfeltételei: <ul style="list-style-type: none"> <li>- mindkettő zh legalább jó(4) értékelése</li> <li>- minden online teszt legalább 60%-os teljesítése</li> <li>- minden teszt időben történő leadása</li> </ul>
<p>A vizsga módja (írásbeli, szóbeli, teszt, stb): Írásbeli, szóbeli, 50 % az elégséges szint, szóbeli javítás minimum 40%-os írásbeli esetén lehetséges.</p> <p>Értékelés:</p> <p style="padding-left: 40px;">50%-59% elégséges</p> <p style="padding-left: 40px;">60 % - 74 % közepes</p> <p style="padding-left: 40px;">75 % - 84 % jó</p> <p style="padding-left: 40px;">85 % &gt; jeles</p>	
<b>Irodalom:</b>	
Kötelező:	Elearning-be feltöltött anyagok
Ajánlott:	Dr. Arató Péter: Logikai rendszerek tervezése, 1985
	Dr. Madarász László: A digitális jelfeldolgozás alapjai, 1996
	Zsom Gyula: Digitális technika I., 1997

2020. június 04.

Tolner Nikoletta  
mestertanár